PATENT ABSTRACTS OF JAPAN

(11)Publication number:

09-139580

(43)Date of publication of application: 27.05.1997

(51)Int.CI.

HO5K 3/46 HO5K 1/05

HO5K 3/40 `H05K 9/00

(21)Application number: 08-231684

(71)Applicant:

DENKI KAGAKU KOGYO KK

(22)Date of filing:

02.09.1996

(72)Inventor:

SAITO TOSHIKI

YONEMURA NAOKI

OGINO YUTAKA

MIYAKOSHI TOMOHIRO

(30)Priority

Priority number: 07234001

Priority date: 12.09.1995

Priority country: JP

(54) METAL BASE MULTILAYER CIRCUIT BOARD AND ITS MANUFACTURE

PROBLEM TO BE SOLVED: To lessen the heat resistance of a metal base multilayer circuit board and to contrive to enhance the heat dissipation property, noise resistance and withstand voltage characteristics of the circuit board by a method wherein a conductor circuit and a conductor layer for circuit use, which are respectively formed on a metal plate via a first insulating bonding agent layer and a second insulating bonding agent layer, are electrically connected with each other via a viahole and a circuit is formed in the conductor layer for circuit use.

SOLUTION: A metal base multilayer circuit board 8 has a structure that an external layer circuit, which is formed of a conductor layer 6 for circuit use, is laminated on a metal base circuit board 4, which is constituted by forming a conductor circuit 3 on a metal plate 1 via a first insulating bonding agent layer 2, via a second insulating bonding agent layer 5 to constitute integrally the external layer circuit and the circuit board 4 and the external layer circuit and the circuit 3 are electrically connected with each other through a via hole 7. Accordingly, the circuit board 8 of a structure that the circuit board 4 is bonded to the metal plate 1 via the insulating bonding agent layer containing a metallic oxide and/or a metallic nitride, can be obtained as a metal base multilayer circuit board, which is smaller in heat resistance and is superior in heat dissipation property and the like, with good producibility.



LEGAL STATUS

[Date of request for examination]

27.05.1997

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

2801896

[Date of registration]

10.07.1998

[Number of appeal against examiner's decision of rejection] [Date of requesting appeal against examiner's decision of

rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平9-139580

(43)公開日 平成9年(1997)5月27日

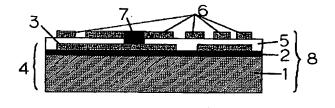
(51) Int.Cl. ⁶	識別記号 庁内整理	理番号	FΙ			•		技術表示箇所
H05K 3/46			H05	K	3/46		U	
							В	
							N	
							T	
1/05					1/05		Z	
		審査請求	未開求	請求 其	質の数 6	OL	(全 11 頁)最終頁に続く
(21)出願番号	特願平8-231684		(71) 出	出願人	00000	3296		
					電気化	/学工業	株式会社	
(22)出願日	平成8年(1996)9月2日			東京都	F千代田	区有楽町1	丁目4番1号	
			(72)銷	逆明者	斉藤	俊樹		
(31)優先権主張番号	特顯平7-234001				群馬県	地川斑	中村1135番	租 電気化学工業
(32)優先日	平7 (1995) 9月12日				株式会	社渋川	工場内	
(33)優先権主張国	日本 (JP)		(72)务	ě 明者	米村	直己		
							中村1135番	龟 電気化学工業
					-	社改川	工場内	
			(72) 発	芒明者				
•							中村1135番5	也 電気化学工業
					株式会	社渋川	工場内	
							•	最終頁に続く

(54) 【発明の名称】 金属ベース多層回路基板及びその製造法

(57)【要約】

【課題】 金属板に金属酸化物及び/又は金属窒化物を含有する絶縁接着剤層を介して回路基板を接合した構造を有する金属ベース多層回路基板に於いて、熱抵抗が小さく、熱放散性に優れ、耐ノイズ性と耐電圧性に優れる金属ベース多層回路基板とそれを生産性よく製造する方法を提供する。

【解決手段】 (1)金属板上に第1の絶縁接着剤層を介して導体回路をけいせいしてなる金属ベース回路基板の前記回路導体上に第2の絶縁接着剤層を介し回路用導体層を接合する工程(2)前記導体回路と回路用導体層を電気的に接続するためのスルーホールを形成する工程(3)前記回路用導体層に回路を形成する工程、を経ることを特徴とする金属ベース多層回路基板の製法、及び前記方法により得られる金属ベース多層回路基板。



【特許請求の範囲】

【請求項1】(1)金属板上に、第1の絶縁接着剤層を介して導体回路を形成してなる金属ベース回路基板の前 記導体回路上に第2の絶縁接着剤層を介して回路用導体 層を接合する工程。

- (2) 前記導体回路と回路用導体層を電気的に接続するためのバイアホールを形成する工程。
- (3) 前記回路用導体層に回路を形成する工程。を経る ことを特徴とする金属ベース多層回路基板の製造法。

【請求項2】 前記第1の絶縁接着剤層が(2)工程前 10 に加熱硬化されていることを特徴とする請求項1記載の 金属ベース多層回路基板の製造法。

【請求項3】 前記バイアホールを形成する工程に於いて、回路用導体の所定の位置をエッチングにより開孔し、該孔にレーザー光線を照射して第2の絶縁接着剤層を除去し、更に少なくとも孔内壁を飼めっきしてバイアホールを形成することを特徴とする請求項1記載の金属ベース多層回路基板の製造法。

【請求項4】 前記導体回路の厚さが5μm以上150 μm以下であることを特徴とする請求項1記載の金属ベ 20 ース多層回路基板の製造法。

【請求項5】(1)金属板上に、第1の絶縁接着剤層を 介して導体回路を形成してなる金属ベース回路基板の前 記導体回路上に第2の絶縁接着剤層を介して回路用導体 層を接合する工程。

- (2) 前記導体回路と回路用導体層を電気的に接続するためのバイアホールを形成する工程。
- (3)前記回路用導体層に回路を形成する工程。を経る金属ベース多層回路基板の製造法にて製造された金属ベース多層回路基板であって、前記第1の絶縁接着剤層の熱伝導率が35×10⁻⁴cal/cm·sec·℃以上150×10⁻⁴cal/cm·sec・℃以上150×10⁻⁴cal/cm·sec・℃以上150×10⁻⁴cal/cm·sec・℃以下であり、厚さが20μm以上200μm以下であることを特徴とする金属ベース多層回路基板。

【請求項6】 第2の絶縁接着剤層の熱伝導率が35×10⁻⁴cal/cm·sec·℃以上150×10⁻⁴cal/cm·sec·℃以下であり、厚さが40μm以上200μm以下であることを特徴とする請求項5記載の金属ベース多層回路基板。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、ノイズシールド性 と耐電圧性に優れ、熱放散性が良好な金属ベース多層回 路基板及び生産性に優れる金属ベース多層回路基板の製 法に関する。

[0002]

【従来の技術】近年、半導体搭載用の回路基板において (1) は、基板の小型化、高密度実装化および高性能化が要求 路を形 され、更には、半導体素子の小型化、高性能化、ハイパ に第2 ワー化が進み、半導体素子から発生した熱を如何に放散 50 工程。

するかということが問題となっている。そこで、電源分野を中心に金属板上に絶縁層を介して金属箔を積層し回路形成した金属ベース回路基板が熱放散性に優れるという理由から使用されてきている。しかし、金属ベース回路基板は金属板の上に薄い絶縁層を塗布した構造であるため、ノイズが発生しやすく、モジュールの誤動作を引

【0003】ノイズをシールドし、更に熱放散性を高め

き起こしやすいという問題があった。

て高密度実装化を達成する目的で、例えば金属ベース回 路基板上の全面あるいは一部に両面に回路を有する上層 回路基板を接着剤を介して積層し、前記上層回路基板上 に発熱性の電子部品を搭載した金属ベース多層回路基板 が公知となっている(特開平5-327169号公 報)。 このような金属ベース多層回路基板では、金属 板と上層基板の間に熱伝導性の悪い樹脂からなる接着剤 層が存在すること、又、絶縁材としてエポキシ含浸ガラ スクロス等の熱放散性の悪い材料が使用されていること から、上層回路パターン上に発熱性の高いパワー電子部 品を搭載する場合には、熱放散性が不十分であり、電子 部品の温度が上昇し、ひいては誤動作を生ぜしめるとい う問題があった。本発明者らは、上記問題点の解決を意 図して、いろいろな検討を行い、金属板に金属酸化物及 び/または金属窒化物を含有する絶縁接着剤層を介して 回路基板を接合した構造の金属ベース多層回路基板(特 願平7-87001号)を提示している。

[0004]

【発明が解決しようとする課題】しかし、上記金属ベース多層回路基板を製造する場合、予め上層回路基板を準備し、これを絶縁接着剤層を介して金属板上に張り付けるという従来からの方法によるときには、上層基板の厚みが厚く弾力性に欠けるので、張り付け時に上層基板に働く若干の変形によって欠陥が生じ上層回路の両面にある回路間の耐電圧が低下してしまったり、或いは、絶縁接着剤層と上層回路基板に予め作製されている回路との間に存在する空気が巻き込まれて、上層回路基板がわずかながら膨れたり、回路と金属板との間の耐電圧特性が低下してしまう等の理由で、歩留まりが低く、生産性が悪いという問題があった。

【0005】本発明の目的は、金属板に金属酸化物及び /又は金属窒化物を含有する絶縁接着剤層を介して回路 基板を接合した構造を有する金属ベース多層回路基板に おいて、一層熱抵抗が小さく、熱放散性に優れ、又耐ノ イズ性及び耐電圧特性が優れる金属ベース多層回路基板 を生産性良く提供することである。

[0006]

【課題を解決するための手段】本発明は、

(1)金属板上に、第1の絶縁接着剤層を介して導体回路を形成してなる金属ベース回路基板の前記導体回路上に第2の絶縁接着剤層を介して回路用導体層を接合する T程.

3

(2) 前記導体回路と回路用導体層を電気的に接続するためのバイアホールを形成する工程。

(3) 前記回路用導体層に回路を形成する工程。を経ることを特徴とする金属ベース多層回路基板の製造法である。

【0007】本発明は、前記(2)工程前に第1の絶縁接着剤層が加熱硬化されていることを特徴とする前記金属ベース多層回路基板の製造法であり、バイアホールを形成する工程に於いて回路用導体の所定の位置をエッチングにより除去し開孔し、該孔にレーザー光線を照射して第2の絶縁接着剤層を除去し、更に銅めっきしてバイアホールを形成することを特徴とする前記金属ベース多層回路基板の製造法であり、更に前記の導体回路の厚さが5μm以上150μm以下であることを特徴とする金属ベース多層回路基板の製造法である。

【0008】更に、本発明は、上記の製造法により得られる金属ベース多層回路基板であって、第1の絶縁接着剤層の熱伝導率が35×10⁻⁴cal/cm·sec·℃以下150×10⁻⁴cal/cm·sec·℃であり、厚さが20μm以上200μm以下であることを特徴とする金属ベース多層回路基板であり、特に、第2の絶縁接着剤層の熱伝導率が35×10⁻⁴cal/cm·sec·℃以下150×10⁻⁴cal/cm·sec·℃であり、厚さが40μm以上200μm以下であることを特徴とする金属ベース多層回路基板である。【0009】

【発明の実施の形態】以下、図を用いて本発明について 詳細に説明する。本発明は、金属ベース多層回路基板の 製造法であって、図1に例示した金属板1上に第1の絶 縁接着剤層2を介して導体回路3を有する金属ベース回 路基板4を用い、前記金属ベース回路基板4の導体回路 3上に第2の絶縁接着剤層5を介して回路用導体6を接 合する工程(以下第1の工程という)を含む。尚、以下 の説明に於いては簡略のために、導体回路3上の全面を **覆うように第2の絶縁接着剤層5を介し回路用導体6を** 接合する場合を説明するが、導体回路3の一部が露出す るように接合されていても構わない。この工程を経て、 金属ベース回路基板4は図2の構造となる。又、本発明 は、導体回路3と回路用導体層6を電気的に接続するた めのバイアホールを形成する工程(以下第2の工程)を 含む。前記の図2の構造は、この工程を経て、図5に例 示したようなバイアホール7を有する構造となる。更 に、本発明は回路用導体層6に回路を形成する工程(以 下第3の工程)を含み、この工程を経て前記の図5に例 示の構造は図6に例示した金属ベース多層回路基板8を 構成する。図3及び図4は、本発明の金属ベース多層回 路基板の製造法での途中の状態を示す図であり、図3は 図2例示の構造の中間製品が直ちに第3の工程を経た時 の状態を示し、図4は図3で得た中間製品について第2 の工程の途中で、例えばレーザー照射して第2の絶縁接 着剤層の一部を切削した後の状態を示している。

【0010】本発明の第1の工程では通常の金属ベース回路基板4が用いられるが、得られる金属ベース多層回路基板8の耐電圧特性の面からは、金属ベース回路基板4を構成する絶縁接着剤層が充分に加熱硬化されていることが好ましい。然るに、金属ベース回路基板の絶縁接着剤層は、金属ベース多層回路基板8の第1の絶縁接着剤層2となるので、この硬化が不充分で、例えば揮発性物質が含まれていると、第2の絶縁接着剤層5を塗布後の硬化に際しふくれ現象を発生したり、金属ベース多層回路基板8の耐電圧を低下する等の問題が発生することがあるからである。

【0011】又、第1の工程は、金属ベース回路基板4上に塗布された第2の絶縁接着剤層5が半硬化状態にあるときに、熱プレス、ラミネーターを用いて回路用導体層6を張り付け、第2の絶縁接着剤層を硬化することで行われるのが一般的であるが、本発明では導体回路3の厚さが 5μ m以上 150μ m以下とすることで、第2の絶縁接着剤層5が導体回路3の間に入り込み導体回路3と回路用導体6の間の耐電圧性を確保できるようになる。導体回路3の厚みが 5μ m未満の金属ベース回路基板4は容易に入手できないし、 150μ mを越える時は耐電圧性に優れる金属ベース多層回路基板8を必ずしも得られるとは限らなくなるからである。

【0012】本発明は、上記第1、第2及び第3の工程を採用することで、従来法の問題点であった、回路間或いは回路と金属板との間の耐電圧特性の低下、膨れの発生を大幅に防止し、その結果として生産性を向上するものである。即ち、本発明においては、弾力性に富み、しかも回路形成されていない金属箔を接合するので、回路間の耐電圧特性が損なわれず、膨れも防止できるし、又、予め金属板との絶縁を確保してある金属ベース回路基板を実質的に用いているので、金属板と回路間の耐電圧特性をも損なうことがない。

【0013】本発明の第2の工程は、回路用導体層6と第2の絶縁接着剤層5の一部を物理的、化学的或いは機械的に除去しバイアホール用の孔を形成する操作と前記の操作でできた空隙の少なくとも内壁部にめっき、印刷等の方法で導電性物質を充填する操作との組み合わせにより、導体回路3と回路用導体層6との電気的な接続を行う工程である。本発明者らは、いろいろ検討の結果、回路用導体層6の所定の位置をエッチングにより開孔し、該孔にレーザー光線を照射して第2の絶縁接着剤層5を除去し、更にめっきすることでバイアホールを形成する方法が、寸法精度高いので周辺部に傷をいれず、しかも生産性高い方法であることを見いだしたものである。

【0014】バイアホール用の孔を形成する方法としては、ドリル等を用いる機械加工法の他、エキシマレーザー、CO2レーザー、YAGレーザー等の各種のレーザ 50 一光線による方法を用いることができるし、ケミカルド

40

リリングにより化学的に第2の絶縁接着剤屬を除去する 方法もある。

【0015】バイアホール用の孔の少なくとも内壁部に 導電性物質を被覆或いは充填し電気的に接続する方法に ついては、無電解めっき、電解めっき、ダイレクトプレ ーティング等のめっき法や、導体塗料、はんだ或いは前 記の方法を組み合わせることができる。これらの方法の うち、特にめっき法は、安価で、生産性が高いので好ま しい方法である。

【0016】また、バイアホール内のめっき材質については、導体回路3及び回路用導体層6との電気抵抗が大きくならないこと、また前記導体回路や回路用導体層との熱膨張差による破断等が起こりにくいことから、同質であることが好ましい。導体回路3や回路用導体の材質は電気抵抗の小さい銅が一般に用いられるので、バイアホール内のめっきは銅めっきとすることが望ましい。尚、本発明のバイアホールの形成方法は、スルーホールについても適用できる。

【0017】本発明の第3の工程は、第1の工程で金属ベース回路基板に接合された回路用導体層に回路を形成 20 する工程であり、エッチング等の一般的な回路形成法によれば良い。尚、本発明においては、上記第1の工程が最初であれば良く、第2及び第3の工程の順序は定める必要がないし、必要に応じて前記第2及び第3の工程を繰り返すこともできる。

【0018】本発明の金属ベース多層回路基板の製造法で得られる金属ベース多層回路基板8は、図8に全面が多層構造のものを例示するが、その構成は次の通りである。即ち、本発明の金属ベース多層回路基板8は、金属板1上に第1の絶縁接着剤層2を介して導体回路3が形成された金属ベース回路基板4上に、第2の絶縁接着剤層5を介し回路用導体層6から形成された外層回路が耐層一体化されており、外層回路と導体回路3とがバイアホール7により電気的に接続された構造を有する。なお、図示していないが、外層回路上には電子素子が必要に応じ搭載されていてもよいし、ワイヤーボンディング等により他部品と結合されていてもよい。又、導体回路3及び外層回路は金属板1の少なくとも一主面上の少なくとも一部に積層されていれば良く、外層回路上に回路基板を複数積層しても構わない。

【0019】第1の絶縁接着剤層2の熱伝導率は35×10-4cal/cm·sec·℃以上150×10-4cal/cm·sec·℃以上150×10-4cal/cm·sec·℃以下であり、しかもその厚みは20μm以上200μm以下である。熱伝導率が35×10-4cal/cm·sec·℃未満の場合には、金属ベース多層回路基板8の熱抵抗が大きくなり、目的とする良好な熱放散性が得られないことがある。また、150×10-4cal/cm·sec·℃を越えるものは工業的に得ることが難しい。しかし、前記の範囲の熱伝導率を有する第1の絶縁接着剤層2を用い、確実に、良好な熱放散性を有する金属ベース多層基板8を得

るためには、第1の絶縁接着剤層2の厚みが 20μ m以上 200μ m以下である。 200μ mを越える厚みでは、良好な熱放散性を達成することができなくなるし、 20μ m未満では耐電圧性が低下するので好ましくない。

【0020】第1の絶縁接着剤層2は金属酸化物及び/ 又は金属窒化物と樹脂とで構成される。金属酸化物及び 金属窒化物は熱伝導性に優れ、しかも電気絶縁性のもの が好ましく、金属酸化物としては酸化アルミニウム、酸 化珪素、酸化ベリリウム、酸化マグネシウムが、金属窒 化物としては窒化硼素、窒化珪素、窒化アルミニウムが 選択され、これらを単独または2種以上を混合して用い ることができる。特に、前記の金属酸化物のうち、酸化 アルミニウムは電気絶縁性、熱伝導性ともに良好な絶縁 接着剤層を容易に得ることができ、しかも安価に入手可 能であるという理由で、また、前記の金属窒化物のうち 窒化硼素は電気絶縁性、熱伝導性に優れ、更に誘電率が 小さいという理由で好ましい。

【0021】前記金属酸化物と金属窒化物の合量は45 体積%以上85体積%以下であり、好ましくは48体積 %以上80体積%以下である。45体積%未満では、第 1の絶縁接着剤層2の熱伝導率を35×10⁻⁴cal/cm·s ec·℃以上にすることが容易でなく、その結果、熱放散性に優れる金属ベース多層回路基板が得られなくなる。 又、85体積%を越える場合には、樹脂との混合において気泡を巻き込み易くなり、その結果、耐電圧性に優れた金属ベース多層回路基板8が得られないことがある。 熱放散性に優れ、しかも耐電圧性に優れる金属ベース多層回路基板を再現性良く得るためには、48体積%以上80体積%以下の範囲が好ましい。

【0022】前記の第1の絶縁接着剤層2を構成する樹脂としては、前記の金属酸化物及び/又は金属窒化物を含みながらも、硬化状態下において、金属板1及び導体回路3との接合力に優れ、また耐電圧特性等を損なわないものが選択される。このような樹脂として、エポキシ樹脂、フェノール樹脂、ポリイミド樹脂の他各種のエンジニアリングプラスチックが単独または2種以上を混合して用いることができるが、このうちエポキシ樹脂が金属同士の接合力に優れるので好ましい。特に、エポキシ樹脂のなかでは、流動性が高く、前記の金属酸化物及び金属窒化物との混合性に優れるビスフェノールA型エポキシ樹脂、ビスフェノールF型エポキシ樹脂は一層好ましい樹脂である。

【0023】第2の絶縁接着剤層5の熱伝導率は、35×10⁻⁴cal/cm·sec·℃以上150×10⁻⁴cal/cm·sec· で以下であり、しかもその厚みが40μm以上200μ m以下である。熱伝導率が35×10⁻⁴cal/cm·sec·℃ 未満のときは、金属ベース多層回路基板8の熱抵抗が大 きくなり、目的とする良好な熱放散性が得られないこと 50 があるし、150×10⁻⁴cal/cm·sec·℃を越えるもの

は工業的に得ることが難しい。又、第2の絶縁接着剤層 5の厚みが、 40μ m未満の場合には耐電圧性が低下する場合があるし、 200μ mを越えると熱放散性が低下するためである。第2の絶縁接着剤層5の熱伝導率と厚さを限定することにより、金属ベース多層回路基板8が耐電圧性と熱放散とに優れるという特性は、第1の絶縁接着剤層2の熱伝導率が 35×10^{-4} cal/cm·sec· $^{\circ}$ C以上 150×10^{-4} cal/cm·sec· $^{\circ}$ C以下であって、しがもその厚みが 20μ m以上 200μ m以下である場合に、特に達成されるので好ましい。

【0024】第2の絶縁接着剤層5は、金属酸化物と金 属窒化物との合量が45体積%以上85体積%以下、好 ましくは48体積%以上80体積%以下と残部が樹脂と を用いることで、得ることができる。特に、金属酸化物 が酸化アルミニウム、金属窒化物が窒化硼素のときに好 ましい結果が得られる。第2の絶縁接着剤層5に含まれ る金属酸化物及び/又は金属窒化物の充填量、種類及び 樹脂の種類については、第1の絶縁接着剤層2に於ける 理由と同じである。即ち、金属酸化物及び金属窒化物は 熱伝導性に優れ、しかも電気絶縁性のものが好ましく、 金属酸化物としては酸化アルミニウム、酸化珪素、酸化 ベリリウム、酸化マグネシウムがあげられ、金属窒化物 としては窒化硼素、窒化珪素、窒化アルミニウムが選択 され、これらを単独または2種以上を混合して用いるこ とができる。特に、金属酸化物として酸化アルミニウム は電気絶縁性、熱伝導性ともに良好な絶縁接着剤層を容 易に得られるし、しかも安価に入手容易であるという理 由で、好ましいものであり、金属窒化物として窒化硼素 は電気絶縁性、熱伝導性が優れ、更に誘電率が小さいの で好ましい。

【0025】第2の絶縁接着剤層5を構成する樹脂としては、前記金属酸化物及び/又は金属窒化物を含みながらも、硬化状態下において、導体回路3及び回路用導体層6との接合力に優れ、金属ベース多層回路基板8の特性を損なわないものが選択される。このような樹脂として、エポキシ樹脂、フェノール樹脂、ポリイミド樹脂の他各種のエンジニアリングプラスチックが単独又は2種以上を混合して用いることができるが、このうちエポキシ樹脂が金属同士の接合力に優れるので好ましい。特にエポキシ樹脂のなかでも、流動性が高く、無機質充填剤との混合性に優れるビスフェノールA型エポキシ樹脂、ビスフェノールF型エポキシ樹脂は一層好ましい樹脂である。

合には、樹脂との混合において気泡を巻き込み易くなり、その結果、耐電圧性に優れた金属ベース多層回路基板8が得られないことがある。48体積%以上80体積%以下の場合には、熱放散性と耐電圧性とに優れる金属ベース多層回路基板が再現良く得ることができる。

8

【0027】導体回路3、回路用導体層6の材質は銅、アルミニウム、ニッケル、鉄、錫、銀、チタニウムのいずれか、または、これらの金属を含む合金及びそれぞれの金属及び/又は合金を使用したクラッド箔等が用いることができる。また、この時の箔の製造方法は電解法でも圧延法で作製したものでもよく、箔上にはNiめっき、Ni+Auめっき、はんだめっきなどの金属めっきがほどこされていてもかまわないが、第2の絶縁接着剤層5との接着性の点から、回路用導体層6の表面はエッチングやめっき等により予め粗化処理されていればさらに好ましい。又、回路用導体層6の厚みは特に制限はないが一般的には500μm以下が用いられる。

【0028】本発明では、金属板1として、良好な熱伝導性を持つアルミニウムおよびアルミニウム合金、銅および銅合金、鉄および鉄合金等の金属、銅/鉄ーニッケル系合金、アルミニウム/鉄ーニッケル系合金等の2層の複合材料、あるいは銅/鉄ーニッケル系合金/銅、アルミニウム/鉄ーニッケル系合金/アルミニウム等の3層の複合材料等が使用可能である。また、金属板1の厚みとしては、特に制限はないが、0.5mm~3.0mmが一般に用いられる。

【0029】以下、実施例に基づき、発明をより具体的に説明する。

【実施例】

30 [実施例1] 510mm×510mm×1.5mmのア ルミニウム板上に、窒化硼素(電気化学工業(株)製; GP)を53体積%含有するビスフェノールF型エポキ シ樹脂(油化シェル(株)製;エピコート807)を絶 縁接着剤として用い、アミン系硬化剤を加え、200μ mの厚みとなるように塗布し、厚さが35μmの銅箔を ラミネート法により張り合わせた。次に、この銅箔にシ ールドパターンを形成した後に、銅箔上に前記絶縁接着 剤にアミン系硬化剤を加え、200μmの厚みとなるよ うに塗布し、さらに厚さが35μmの銅箔をラミネート 40 法により張り合わせ、加熱硬化した。次に、外層銅箔の 所定箇所にドリルによりφ0.5mmの丸穴を開け、第 2の絶縁接着剤層まで切削した後に、飼めっきを施し、 バイアホールを形成した。この表面にエッチングにより 所望の回路を形成し、金属ベース多層回路基板を得た。 この金属ベース多層回路基板について、熱抵抗、耐電 圧、電子素子の動作安定性、及び生産性を以下に示す方 法で測定した。結果を表1に記載したように、良好であ った。尚、絶縁接着剤より別途直径10mm厚さ1mm の円板の加熱硬化体を作製し、レーザー法熱伝導率測定

【0030】<熱抵抗の測定方法>金属ベース多層回路 基板の多層化した部分或いは導体回路部分を40mm×30mmに切りとり試験片とする。試験片をエッチングして、その中心付近に大きさ10mm×14mmのパッド部を形成し、この部分にトランジスター(2SC2233;TO220タイプ;株式会社東芝製)をはんだ付けする。基板の裏面を室温に冷却しつつ、トランジスタを動作させ、第1及び第2の絶縁接着剤層或いは第1の絶縁接着剤層のみを挟んでいるトランジスター裏側と基板の温度を測定し、両者の温度差とトランジスタの消費電力(コレクター損失)から熱抵抗を算出する(デンカHITTプレートカタログ参照)。

【0031】<耐電圧の測定方法>金属ベース多層回路 基板の第1の絶縁接着剤層上に配置された導体回路をベ タパターンとし、第2の絶縁接着剤層上の回路用導体或 いは導体回路をエッチングしてφ20mmの円形パター ンを10mm間隔で3×3個形成した。尚、中心部に位 置する前記円形パターンはバイアホールにより前記導体 回路と電気的に接続した。上記金属ベース多層回路基板* *について、JIS C 2110に規定された段階昇圧 法により、中心部の円形パターンと他の円形パターン間 の耐電圧を測定した。

10

【0032】 <パワー電子素子の動作安定性の評価方法>日立製作所製p-mos-FET (2SK2174S)を回路導体或いは導体回路上に2mm間隔で3個組み込んだモジュールを作製し、100℃の環境下で素子1個当たり10Wの消費電力となるようにしながら96時間連続運転し、誤動作の有無を評価する。誤動作が発生しなければ、消費電力を更に10W加えて再度評価する。以降同様に消費電力を増加し、誤動作の発生した時の消費電力量にてパワー電子素子の動作安定性を評価する。

【0033】<生産性の評価方法>名刺サイズ(90mm×55mm)の金属ベース多層回路基板10,000枚を製造するのに要した時間で評価した。

[0034]

【表1】

		金属ベース回路基板						1	金属ベース多層回路基板										
区分	番号					神体回路	3	事2の絶	接着和	3		回路用 導体層	耐電圧	熱抵抗	電子業子の	生産性			
	75	樹脂 *1	無機物	配合量 VOLX	無伝導率 #2	厚み μπ	の 厚み µm	樹脂 *1	無機物	配合量 VULX	熱伝導率 #2	原み μm	の厚み	k V	C/W	助作安定性 W	Hr		
実施例	1 2 3 4 5 6 7 8 9 10 11 12		BN AL203 A1203 A1203 A1203 A1203 A1203 A1203 A1203 A1203 A1203 A1203 A1203	53 54 54 55 56 56 56 56 56 58 88 88 86	35 × 10-4 32 × 10-4 32 × 10-4 32 × 10-4 32 × 10-4 35 × 10-4	200 200 200 200 200 200 200 200 200 200	នមនមនានាស្វា នេស្សមាន	A S B B B B B B B A A A	BN A1203 A1203 A1203 A1203 A1203 A1203 A1203 A1203 A1203 A1203 A1203 A1203 A1203	835535555555555	\$\$\text{\$\texitt{\$\text{\$\text{\$\text{\$\text{\$\text{\$\text{\$\text{\$\text{	200 200 200 200 200 250 250 250 40 200 200 200 200 200	អងងក ន្ទីងងងងងង	>10 >10 >10 >10 >10 >10 >10 >10 >10 >10	1.89999111859111	ජ්ප්ප්ප්ප්ප්ප්ප්ප් ජ්	8888888888888		
比较例	i 2	#573# A	Si3N4	57	5.5× 10 ⁻⁴ 30 × 10 ⁻⁴	100 200	35 35		7.2.547/松 7.2.543/松		5.5× 10 ⁻⁴ 5.5× 10 ⁻⁴	60 60	35 35	4.8 4.8	3.8 1.8	20 >50	8 40		

*1 記号説明: A ビスフェ/--州型エギン樹脂 B ビスフェ/---駅 型エギン樹脂 S : グランン 樹脂 *2 熱伝導字の単位: cal/ca-sec-*C

【0035】〔実施例2〕絶縁接着剤に酸化アルミニウム(昭和電工(株)製:A-42-2)を54体積%含有するシリコーン樹脂(東レダウコーニングシリコーン(株)製;SE1880)を用いたこと以外は、実施例1と同一の操作をして得た金属ベース多層回路基板について、熱抵抗、耐電圧、電子素子の動作安定性、及び生産性を同一の方法で測定した。結果を表1に記載したように、良好であった。

【0036】 〔実施例3〕 絶縁接着剤に酸化アルミニウム(昭和電工(株)製:A-42-2)を54体額%含有するピスフェノールA型エポキシ樹脂(油化シェル(株)製:エピコート828)を用いたこと以外は、実施例1と同一の操作をして得た金属ベース多層回路基板について、熱抵抗、耐電圧、電子素子の動作安定性、及び生産性を測定した。結果は、表1に記載したように、

良好であった。

【0037】 [実施例4] 510mm×510mm× 1. 5mmのアルミニウム板上に、酸化アルミニウム (昭和電工(株)製:A-42-2)を54体積%含有 するビスフェノールA型エポキシ樹脂(油化シェル (株) 製:エピコート828) を絶縁接着剤として用 い、アミン系硬化剤を加え、200μmの厚みとなるよ うに塗布し、厚さが5μmの銅箔をラミネート法により 張り合わせ、加熱硬化した。次に、この銅箔をエッチン グしてシールドパターンを形成した後、銅箔上に前記の 絶縁接着剤にアミン系硬化剤を加え200μmの厚みと なるように塗布し、厚さが5μmの銅箔をラミネート法 により張り合わせた後、加熱硬化した。次に、外層飼箔 の所定箇所にエッチングにより ø 0.5 mmの丸穴を開 け、穴開き部にレーザー光線を照射して第2の絶縁接着 剤層の一部を切削した後に、銅めっきを施して、バイア 50 ホールを形成した。次に、外層飼箔をエッチングして所

望の回路を形成することで金属ベース多層回路基板を得た。この金属ベース多層回路基板について、熱抵抗、耐 電圧、電子素子の動作安定性、及び生産性を測定した。 結果は、表1に記載したとおり、良好であった。

【0038】 [実施例5] 510mm×510mm× 1. 5mmのアルミニウム板上に、酸化アルミニウム (昭和電工(株)製:A-42-2)を54体積%含有 するビスフェノールA型エポキシ樹脂(油化シェル (株) 製:エピコート828) を絶縁接着剤として用 い、アミン系硬化剤を加え、200μmの厚みとなるよ うに塗布し、厚さが150μmの銅箔をラミネート法に より張り合わせ、加熱硬化した。次に、この銅箔をエッ チングしてシールドパターンを形成した後に、銅箔上に 前記の絶縁接着剤にアミン系硬化剤を加え、200μm の厚みとなるように塗布し、厚さが150μmの銅箔を ラミネート法により張り合わせ、加熱硬化した。次に、 外層銅箔の所定箇所にエッチングにより φ 0. 5 mmの 丸穴を開け、穴開き部にレーザー光線を照射し、第2の 絶縁接着剤層の一部を切削した後に、銅めっきを施し、 バイアホールを形成した。更に、外層銅箔をエッチング して所望の回路を形成し、金属ベース多層回路基板を得 た。この金属ベース多層回路基板について、熱抵抗、耐 電圧、電子素子の動作安定性、及び生産性を測定した。 結果は表1に記載したとおり、良好であった。

【0039】 [実施例6] 510mm×510mm× 1. 5mmのアルミニウム板上に、酸化アルミニウム (昭和電工(株)製:A-42-2)を56体積%含有 するビスフェノールA型エポキシ樹脂(油化シェル (株) 製:エピコート828) を絶縁接着剤として用 い、アミン系硬化剤を加え、200μmの厚みとなるよ うに塗布し、厚さが35μmの銅箔をラミネート法によ り張り合わせ、加熱硬化した。次に、この銅箔をエッチ ングしてシールドパターンを形成した後に、銅箔上に前 記の酸化アルミニウムを54体積%含有するビスフェノ ールA型エポキシ樹脂(油化シェル(株)製;エピコー ト828)を絶縁接着剤として用い、アミン系硬化剤を 加え、250μmの厚みとなるように塗布し、厚さが3 5μmの銅箔をラミネート法により張り合わせ、加熱硬 化した。次に、外層銅箔の所定箇所にエッチングにより φ 0. 5 mmの丸穴を開け、穴開き部にレーザー光線を 照射し、第2の絶縁接着剤層の一部を切削した後に、銅 めっきを施し、バイアホールを形成した。更に、外層銅 箔をエッチングして所望の回路を形成し、金属ベース多 層回路基板を得た。この金属ベース多層回路基板につい て、熱抵抗、耐電圧、電子素子の動作安定性、及び生産 性を測定した。結果は表1に記載したように良好であっ た。

【0040】 [実施例7] 510mm×510mm× 1.5mmのアルミニウム板上に、酸化アルミニウム (昭和電工(株) 製:A-42-2) を56体積%含有 するビスフェノールA型エポキシ樹脂(油化シェル (株) 製:エピコート828) を絶縁接着剤として用 い、アミン系硬化剤を加え、20μmの厚みとなるよう に塗布し、厚さが35μmの銅箔をラミネート法により 張り合わせ、加熱硬化した。次に、この銅箔をエッチン グしてシールドパターンを形成した後に、銅箔上に前記 の酸化アルミニウムを54体積%含有するビスフェノー ルA型エポキシ樹脂(油化シェル(株)製;エピコート 828)を絶縁接着剤として用い、アミン系硬化剤を加 え、250μmの厚みとなるように塗布し、さらに厚さ が35μmの銅箔をラミネート法により張り合わせ、加 熱硬化した。次に、外層銅箔の所定箇所にエッチングに より φ 0. 5 m m の丸穴を開け、穴開き部にレーザー光 線を照射し、第2の絶縁接着剤層の一部を切削した後 に、銅めっきを施し、バイアホールを形成した。更に、 外層銅箔をエッチングして所望の回路を形成し、金属べ ース多層回路基板を得た。この金属ベース多層回路基板 について、熱抵抗、耐電圧、電子素子の動作安定性、及 び生産性を測定した。結果は表1に記載したように良好

12

【0041】 [実施例8] 510mm×510mm× 1. 5mmのアルミニウム板上に、酸化アルミニウム (昭和電工(株)製:A-42-2)を56体積%含有 するビスフェノールA型エポキシ樹脂(油化シェル (株) 製:エピコート828) を絶縁接着剤として用 い、アミン系硬化剤を加え、200μmの厚みとなるよ うに塗布し、厚さが35μmの銅箔をラミネート法によ り張り合わせ、加熱硬化した。次に、この銅箔をエッチ ングしてシールドパターンを形成した後に、銅箔上に前 記の絶縁接着剤をアミン系硬化剤を加え、200μmの 厚みとなるように塗布し、さらに厚さが35μmの銅箔 をラミネート法により張り合わせ、加熱硬化した。次 に、外層銅箔の所定箇所をエッチングして ø 0. 5 mm の丸穴を開け、穴開き部にレーザー光線を照射し、第2 の絶縁接着剤層の一部を切削した後に、飼めっきを施 し、バイアホールを形成した。さらに外層銅箔をエッチ ングして所望の回路を形成し、金属ベース多層回路基板 を得た。この金属ベース多層回路基板について、熱抵 抗、耐電圧、電子素子の動作安定性、及び生産性を測定 した。結果は、表1に記載したように、良好であった。 【0042】 [実施例9] 510mm×510mm× 1. 5mmのアルミニウム板上に、酸化アルミニウム (昭和電工(株)製:A-42-2)を56体積%含有 するビスフェノールA型エポキシ樹脂(油化シェル (株) 製:エピコート828) を絶縁接着剤として用 い、アミン系硬化剤を加え、200μmの厚みとなるよ うに塗布し、厚さが35μmの銅箔をラミネート法によ り張り合わせ、加熱硬化した。次に、銅箔をエッチング してシールドパターンを形成した後に、銅箔上に前記の 絶縁接着剤をアミン系硬化剤を加え、40μmの厚みと

50

なるように塗布し、厚さが 35μ mの銅箔をラミネート法により張り合わせ、加熱硬化した。次に、外層銅箔の所定箇所をエッチングして ϕ 0.5mmの丸穴を開け、穴開き部にレーザー光線を照射し、第2 絶縁接着剤層の一部を切削した後に、銅めっきを施し、バイアホールを形成した。さらに外層銅箔をエッチングして所望の回路を形成し、金属ベース多層回路基板を得た。この金属ベース多層回路基板について、熱抵抗、耐電圧、電子素子の動作安定性、及び生産性を測定した。結果は良好であり、表1 に記載した。

【0043】 [実施例10] 510mm×510mm× 1. 5mmのアルミニウム板上に、酸化アルミニウム (昭和電工(株)製:A-42-2)を80体積%含有 するビスフェノールF型エポキシ樹脂(油化シェル (株) 製:エピコート807) を絶縁接着剤として用 い、アミン系硬化剤を加え、200μmの厚みとなるよ うに塗布し、厚さが35μmの銅箔をラミネート法によ り張り合わせた。次に、銅箔をエッチングしてシールド パターンを形成した後に、銅箔上に前記の絶縁接着剤を アミン系硬化剤を加え、200μmの厚みとなるように 塗布し、厚さが35μmの銅箔をラミネート法により張 り合わせ、加熱硬化した。次に、外層銅箔の所定箇所を ドリルにより φ O. 5 mmの丸穴を開け、第2絶縁接着 剤層の深さまで切削した後に、銅めっきを施し、バイア ホールを形成した。さらに外層銅箔をエッチングして所 望の回路を形成し、金属ベース多層回路基板を得た。こ の金属ベース多層回路基板について、熱抵抗、耐電圧、 電子素子の動作安定性、及び生産性を測定した。結果 は、表1に記載したように良好であった。

【0044】 〔実施例11〕 $510 \text{mm} \times 510 \text{mm} \times 1.5 \text{mm}$ のアルミニウム板上に、窒化珪素(電気化学工業工業(株)製; SN-9)を 48 体積%含有するビスフェノールF型エポキシ樹脂(油化シェル(株)製: エピコート807) を絶縁接着剤として用い、アミン系硬化剤を加え、 $200 \mu \text{m}$ の厚みとなるように塗布し、厚さが $35 \mu \text{m}$ の銅箔をラミネート法により張り合わせた。次に、銅箔をエッチングしてシールドパターンを形成した後に、銅箔上に酸化アルミニウム(昭和電工

(株) 製;A-42-2)を56体積%含有するビスフェノールド型エポキシ樹脂を絶縁接着剤として用い、アミン系硬化剤を加え、 200μ mの厚みとなるように塗布し、厚さが 35μ mの銅箔をラミネート法により張り合わせ、加熱硬化した。次に、外層銅箔の所定箇所をドリルにより $\phi0$. 5mmの丸穴を開け、第2の絶縁接着剤層の部分まで切削した後に、銅めっきを施し、バイアホールを形成した。さらに外層銅箔をエッチングして所望の回路を形成し、金属ベース多層回路基板を得た。この金属ベース多層回路基板について、熱抵抗、耐電圧、電子素子の動作安定性、及び生産性を測定した。結果は、表1に記載したように良好であった。

【0045】 [実施例12] 510mm×510mm× 1.5mmのアルミニウム板上に、酸化アルミニウム (昭和電工(株) 製; A-42-2) を56体積%含有 するピスフェノールF型エポキシ樹脂(油化シェル (株) 製:エピコート807) を絶縁接着剤として用

14

い、アミン系硬化剤を加え、200μmの厚みとなるよ うに塗布し、厚さが35μmの銅箔をラミネート法によ り張り合わせた。次に、銅箔をエッチングしてシールド パターンを形成した後に、銅箔上に窒化珪素(電気化学 工業(株)製;SN-9)を48体積%含有するビスフ ェノールF型エポキシ樹脂を絶縁接着剤として用い、ア ミン系硬化剤を加え、200μmの厚みとなるように塗 布し、厚さが35μmの銅箔をラミネート法により張り 合わせ、加熱硬化した。次に、外層銅箔の所定箇所をド リルにより ø 0. 5 mmの丸穴を開け、第2の絶縁接着 剤層の部分まで切削した後に、銅めっきを施し、バイア ホールを形成した。さらに外層銅箔をエッチングして所 望の回路を形成し、金属ベース多層回路基板を得た。こ の金属ベース多層回路基板について、熱抵抗、耐電圧、 電子素子の動作安定性、及び生産性を測定した。結果 は、表1に記載したように良好であった。

【0046】 [比較例1] 基材の厚みが 60μ mで、 35μ m厚の所望の回路を前記基材の両面に有するガラスエポキシ樹脂回路基板に、ドリルにより所定の箇所に ϕ 0. 5mmの貫通孔を開けた後、銅めっきを施し、バイアホールを形成した。また、両面の銅箔をエッチングして所望の回路を形成した。次に、510mm×510mm×1.5mmのアルミニウム板上にガラスエポキシプレプリグを厚さ 100μ mとなるように塗布し、前記ガラスエポキシ樹脂回路基板を配置し加熱硬化して、金属ベース多層回路基板を作製した。この金属ベース多層回路基板を作製した。この金属ベース多層回路基板を作製した。この金属ベース多層回路基板を作製した。この金属ベース多層回路基板を作製した。この金属ベース多層回路基板を作製した。この金属ベース多層回路基板を作製した。この金属ベース多層回路基板を作製した。この金属ベース多層回路基板を作製した。この金属ベース多層回路基板を作製した。この金属ベース多層回路基板を作製した。この金属ベース多層回路基板を作製した。この金属ベース多層回路基板について、熱抵抗、耐電圧、電子素子の動作安定性は20Wであり、不良であった。

【0047】〔比較例2〕厚さ35μmの銅箔からなる所望の回路を両面に有し、基材が60μm厚さのガラスエポキシ樹脂からなるガラスエポキシ樹脂回路基板(松下電工(株)製;R-1766)を用意し、ドリルにより所定の箇所にφ0.5mmの貫通孔を開けた後、銅めっきを施し、バイアホールを形成した。また、両面の銅箔をエッチングして所望の回路を形成した。次に、510mm×510mm×1.5mmのアルミニウム板上に、窒化珪素(電気化学工業(株)製;SN-9)を57体積%含有するビスフェノールF型エポキシ樹脂(油化シェル(株)製;エピコート807)を絶縁接着剤として用い、アミン系硬化剤を加え、200μmの厚みとなるように塗布し、前配ガラスエポキシ樹脂回路基板をラミネート法により張り合わせた、加熱硬化して金属ベース多層回路基板を作製した。上記金属ベース多層回路

基板について、熱抵抗、耐電圧、電子素子の動作安定 性、及び生産性を測定した。その結果、表1に記載した ように、熱抵抗、耐電圧、電子素子の動作安定性は良好 であったが、生産性が低くく不良であった。

【0048】 [実施例13] 510mm×510mm× 1. 5mmのアルミニウム板上に、窒化硼素(電気化学 工業(株)製;GP)を53体積%含有するビスフェノ ールA型エポキシ樹脂(油化シェル(株)製;エピコー ト828)を絶縁接着剤として用い、アミン系硬化剤を 加え、200μmの厚みとなるように塗布し、厚さが3 5μmの銅箔をラミネート法により張り合わせた。次 に、この銅箔に内層回路を形成した後に、その上の所定 の部分のみに前記絶縁接着剤をアミン系硬化剤を加え、* *200µmの厚みとなるように塗布し、さらに厚さが3 5μmの銅箔をラミネート法により張り合わせ、加熱硬 化した。次に、直下に銅箔を有する外層銅箔の所定箇所 にドリルによりゅ0.5mmの丸穴を開け、第2絶縁接 着剤層まで切削した後に、銅めっきを施し、バイアホー ルを形成した。この表面にエッチングにより所望の外層 回路を形成し、内層回路の一部が露出した金属ベース多 層回路基板を得た。前記金属ベース多層回路基板につい て、熱抵抗、耐電圧、電子素子の動作安定性、及び生産 性を測定した。結果は表2に記載した通り、良好であっ た。

16

[0049] 【表 2】

	Ţ	金属ベース回路基板						金属ベース多層回路基板										
区分	퓰	第1の絶縁接着刺音					444038	1	有2の移	建接替物	3		回路用	*3	#3 熱抵抗	は電子業子	生産性	
7	号	樹脂	無機物	SC合品 VOLX	熱伝導率 #2	厚みμm	の 厚み um	樹脂	無機物	配合量 VULX	無伝導率 #2	厚み μm	導体層 の厚み μ m	耐塩圧 kV	.C\M	助作安定性 W	Hr	
爽施例	13	A	BN	53	35 × 10 ⁻⁴	200	35	· A	BN	53	35 × 10⁻⁴	200	35	>10 >10	1.8 1.0	>50 >50	8	
54	14	s	AL203	54 ·	32 × 10 ⁻⁴	200	35	S	A1203	54	32 × 10-4	200	35	>10 >10	1.9 1.1	>50 >50	8	
	15	A	A1203	54	32 × 10 ⁻⁴	200	5	A	A1203	54	32 × 10 ⁻⁴	200	5	>10 >10	1.9 1.1	>50 >50	8	
	16	λ	A1203	54	32 × 10 ⁻⁴	200	150	A	A1203	54	32 × 10 ⁻⁴	200	150	>10 >10	1. 9 1. 1	>50 >50	8	

A EXT.1-从型式的問題 B EXT.1-M型式的問題 *1 記号説明:

ン機脂

熱伝導率の単位: cal/carsecで 上段数字は回路用導体部についての測定値であり、下段数字は堪体回路部についての測定値。

【0050】〔実施例14〕絶縁接着剤に酸化アルミニ ウム (昭和電工(株)製:A-42-2)を54体積% 含有するシリコーン樹脂(東レダウコーニングシリコー ン(株)製;SE1880)を用いたこと以外は、実施 例13と同一の操作をして得た内層回路の一部が露出し た金属ベース多層回路基板について、熱抵抗、耐電圧、 電子素子の動作安定性、及び生産性を同様の方法で測定 した。結果は表2に記載したように良好であった。

【0051】 [実施例15] 510mm×510mm× 1. 5mmのアルミニウム板上に、酸化アルミニウム (昭和電工(株)製:A-42-2)を54体積%含有 するビスフェノールA型エポキシ樹脂(油化シェル

(株) 製:エピコート828) を絶縁接着剤として用 い、アミン系硬化剤を加え、200μmの厚みとなるよ 40 うに塗布し、厚さが5μmの銅箔をラミネート法により 張り合わせ、加熱硬化した。次に、この銅箔をエッチン グして内層回路を形成した後、その上の所定の部分のみ に前述の絶縁接着剤をアミン系硬化剤を加え、200μ mの厚みとなるように塗布し、厚さが5μmの銅箔をラ ミネート法により張り合わせた後、加熱硬化した。次 に、直下に銅箔を有する外層銅箔の所定箇所にエッチン グにより 60. 5 mmの丸穴を開け、穴開き部にレーザ 一光線を照射し、第2絶縁接着剤層上の絶縁層を切削し た後に、銅めっきを施して、バイアホールを形成した。

し、内層回路の一部が露出した金属ベース多層回路基板 を得た。この金属ベース多層回路基板について、熱抵 抗、耐電圧、電子素子の動作安定性、及び生産性を測定 した。結果は表2に記載した通り、良好であった。 【0052】 [実施例16] 510mm×510mm× 1. 5 mmのアルミニウム板上に、酸化アルミニウム (昭和電工(株)製:A-42-2)を54体積%含有 するビスフェノールA型エポキシ樹脂(油化シェル (株) 製:エピコート828) を絶縁接着剤として用 い、アミン系硬化剤を加え、200μmの厚みとなるよ うに塗布し、厚さが150μmの銅箔をラミネート法に より張り合わせ、加熱硬化した。次に、この銅箔をエッ チングして内層回路を形成した後、その上の所定の部分 のみに前述の絶縁接着剤をアミン系硬化剤を加え、20 0 μ m の 厚みとなるように 塗布し、 厚さが 150 μ m の 銅箔をラミネート法により張り合わせた後、加熱硬化し た。次に、直下に銅箔を有する外層銅箔の所定箇所にエ ッチングにより ø O. 5 mmの丸穴を開け、穴開き部に レーザー光線を照射し、第2絶縁接着剤層上の絶縁層を 切削した後に、銅めっきを施して、パイアホールを形成 した。更に、外層飼箔をエッチングして所望の外層回路 を形成し、内層回路の一部が露出した金属ベース多層回

路基板を得た。この金属ベース多層回路基板について、

次に、外層銅箔をエッチングして所望の外層回路を形成

50

熱抵抗、耐電圧、電子素子の動作安定性、及び生産性を 測定した。結果は表2に記載した通り、良好であった。 【0053】

【発明の効果】本発明によれば、金属板に金属酸化物及び/又は金属窒化物を含有する絶縁接着剤を介して回路基板を接合した構造の金属ベース多層回路基板において、一層熱抵抗が小さく、熱放散性に優れ、耐ノイズ性と耐電圧性に優れる金属ベース多層回路基板を生産性良く提供することができる。

【図面の簡単な説明】

【図1】 本発明の金属ベース多層回路基板に用いる金属ベース回路基板の一例を示す図。

【図2】 本発明の製造法での第(1)工程後の金属ベース回路基板の一例を示す図。

【図3】 本発明の製造法での第(2)工程の途中を示す一例の図で、回路用導体層のみが開孔されている状態を示す図。

【図4】 本発明の製造法での第(2)工程の途中を示

す一例の図で、回路用導体層と第2の絶縁接着剤層が開 れされている状態を示す図。

18

【図5】 本発明の製造法での第(2)工程後を示すー 例の図で、バイアホールが形成されている状態を示す 図。

【図6】 本発明の製造法での第(3)工程後を示すー 例の図で、本発明の金属ベース多層回路基板の一例であ る。

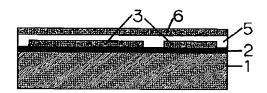
【符号の説明】

- 10 1 金属板
 - 2 第1の絶縁接着剤層
 - 3 導体回路
 - 4 金属ベース回路基板
 - 5 第2の絶縁接着剤層
 - 6 回路用導体層
 - 7 バイアホール
 - 8 金属ベース多層回路基板

[図1]

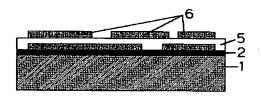


1 }

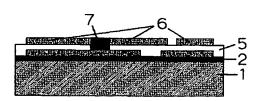


【図2】

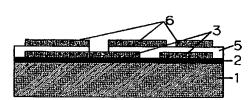
【図3】



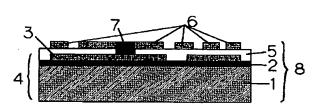
【図5】



【図4】



【図6】



フロントページの続き

 (51) Int. CI. 6
 識別記号
 庁內整理番号
 F I
 技術表示箇所

 H 0 5 K
 3/40
 6921-4 E
 H 0 5 K
 3/40
 Z

9/00 9/00 R

(72)発明者 宮腰 智寛

群馬県渋川市中村1135番地 電気化学工業

株式会社渋川工場内